



理工学専攻電気電子工学コースの大学院生が
応用科学学会主催 2024 年演算増幅器設計コンテストで受賞

【概要】

理工学専攻 電気電子工学コース 博士前期課程 1 年の待鳥 維吹さんが、応用科学学会主催「2024 年演算増幅器設計コンテスト」の「シミュレーションの部」における 3 つの部門で受賞しました。

【本文】

理工学専攻 電気電子工学コース 博士前期課程 1 年の待鳥 維吹さん（指導教員：田中 高行 准教授，西山 英輔 准教授）が、応用科学学会主催 2024 年演算増幅器設計コンテストの「シミュレーションの部」における 3 つの部門で受賞しました。2025 年 1 月 23 日に本コンテストの発表会と表彰式が行われました。

本コンテストは、参加者が設計および試作した演算増幅器の特性を評価することを通じて、参加者の回路設計技術を競うものです。各自が設計した演算増幅回路を実際に集積回路として実現し、その特性を競う「試作の部」、および、参加者の設計内容を計算機シミュレーションにより評価する「シミュレーションの部」が開催されました。「シミュレーションの部」では、コンテスト開催期間中、常に暫定的な順位を WEB 上で公開し、参加者同士の切磋琢磨を促すという特徴があります。本コンテストは一流企業 14 社から協賛を受けています。

2024 年大会には大学・高専等 17 校から 107 名が参加し、うち延べ 32 名が表彰されました。待鳥さんは、「シミュレーションの部」における全 4 部門の中から 3 つの部門で受賞し、幅広いスキルが認められました。今後の益々の活躍が期待されます。

○応用科学学会主催「2024 年演算増幅器設計コンテスト」

理工学専攻 電気電子工学コース 博士前期課程 1 年 待鳥 維吹 さん

（指導教員：田中 高行 准教授，西山 英輔 准教授）

「シミュレーションの部」

部門 2：消費電力・出力抵抗・入力換算雑音・利得帯域幅積・位相余裕部門 1 位

部門 3：電源電圧変動除去比・同相除去比・直流利得・電源電圧部門 3 位

部門 4：デザイン部門 3 位

資 料：2024 年演算増幅器設計コンテスト発表会

<https://www.opamp-contest.org/2024/ALL-2024.pdf>

賞のホームページ：<https://www.opamp-contest.org/2024/index.html>

佐賀大学 工学系研究科
電気電子工学専攻 通信工学研究室



受賞した待鳥さん