



理工学研究科電気電子工学コースの大学院生が
応用科学学会主催 2025年演算増幅器設計コンテストで受賞

【概要】

理工学研究科 電気電子工学コース博士前期課程 2年の待鳥 維吹さんが、2026年1月16日に開催された応用科学学会主催「2025年演算増幅器設計コンテスト」の「シミュレーションの部」における全4部門で受賞しました。

【本文】

理工学研究科理工学専攻電気電子工学コース博士前期課程 2年の待鳥 維吹さん（指導教員：田中 高行 准教授，豊田 一彦 教授）が、2026年1月16日に開催された応用科学学会主催 2025年演算増幅器設計コンテストの「シミュレーションの部」における全4部門で受賞しました。

本コンテストは、参加者が設計および試作した演算増幅器の特性を評価することを通じて、参加者の回路設計技術を競うものです。各自が設計した演算増幅回路を実際に集積回路として実現し、その特性を競う「試作の部」1部門、および、参加者の設計内容を計算機シミュレーションにより評価する「シミュレーションの部」4部門が開催されました。「シミュレーションの部」では、コンテスト開催期間中、常に暫定的な順位をWEB上で公開し、参加者同士の切磋琢磨を促すという特徴があります。本コンテストは一流企業15社から協賛を受けています。

2025年大会には大学・高専等15校から163名の参加があり、うち延べ35名が表彰されました。待鳥さんは、「シミュレーションの部」における全4部門すべてで受賞し、幅広いスキルが認められました。今後の益々の活躍が期待されます。

○応用科学学会主催 2025年演算増幅器設計コンテスト

理工学専攻 電気電子工学コース 博士前期課程 2年 待鳥 維吹 さん

（指導教員：田中 高行 准教授，豊田一彦 教授）

「シミュレーションの部」

部門1：スルーレート・消費電流・同相入力範囲・直流利得部門 2位

部門2：消費電力・出力抵抗・入力換算雑音・利得帯域幅積・位相余裕部門 1位

部門3：電源電圧変動除去比・同相除去比・電源電圧部門 1位

部門4：デザイン部門 5位

資料：2025年演算増幅器設計コンテスト

<https://www.opamp-contest.org/2025/index.html>

佐賀大学 工学系研究科 電気電子工学専攻 通信工学研究室



受賞した待鳥さん